

Tytuł Mikroprocesory i procesy sygnałowe	Kod 1018011610108120278
Kierunek Elektronika i Telekomunikacja-studia niestacjonar.I stopnia	Rok / Semestr 3 / 6
Specjalność -	Przedmiot obowiązkowy
Godziny Wykłady: 30 Ćwiczenia: - Laboratoria: - Projekty / seminaria: -	Liczba punktów 0
	Język prowadzenia przedmiotu polski

Prowadzący:

Dr inż. Andrzej Stelter
Katedra Radiokomunikacji
ul. Polanka 3
60-965 Poznań
tel. 61 665 3930
e-mail: astelter@et.put.poznan.pl

Wydział:

Wydział Elektroniki i Telekomunikacji
ul. Piotrowo 3A
60-965 Poznań
tel. (061) 665-2293, fax. (061) 665-2572
e-mail: office_det@put.poznan.pl

Miejsce przedmiotu w programie studiów:

Przedmiot obowiązkowy na kierunku Elektronika i Telekomunikacja.

Założenia i cele przedmiotu:

Opanowanie podstawowych zagadnień związanych z techniką mikroprocesorową.

Treści programowe przedmiotu (opis przedmiotu):

Architektura, działanie, przerwania, interfejsy, lista rozkazów oraz programowanie w języku asemblera popularnych mikrokontrolerów oraz mikroprocesorów firmy Intel. Pamięci, układy we/wy, układy czasowe (timery), kontrolery DMA, i inne układy współpracujące z mikroprocesorem. Projektowanie systemu mikroprocesorowego.

Architektura stałoprzecinkowych i zmiennoprzecinkowych procesorów sygnałowych. Architektura, działanie oraz programowanie w języku asemblera wybranego procesora sygnałowego firmy Texas Instruments.

Przedmioty wprowadzające i wymagane wiadomości wstępne:

Podstawowe wiadomości z zakresu techniki cyfrowej.

Forma zajęć i metody dydaktyczne:

Wykład.

Forma i warunki zaliczenia przedmiotu – wymagania i system oceniania:

Egzamin pisemny.

Bibliografia podstawowa:

1. Katalogi procesorów firmy Intel www.intel.com
2. Katalogi procesorów firmy Texas Instruments www.ti.com
3. Książki na temat mikroprocesorów oraz cyfrowych procesorów sygnałowych

Bibliografia uzupełniająca:

-